



Práctica No 5- Transistor JFET en surtidor común

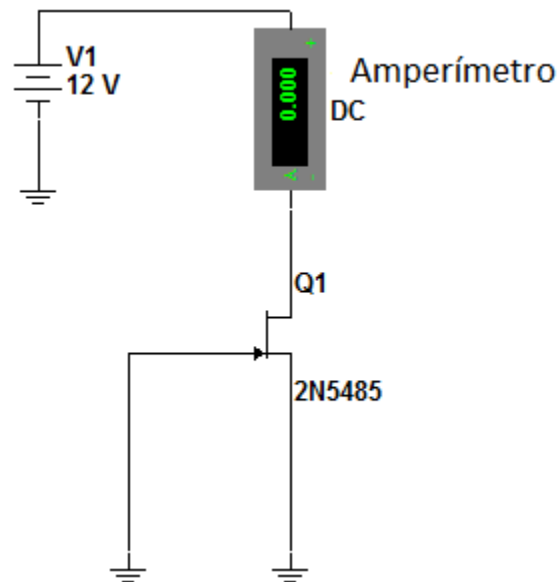
Objetivos:

- Medir los parámetros del transistor JFET (V_P e I_{DSS})
- Simular los circuitos para confrontar los resultados teóricos.
- Implementar un amplificador JFET en configuración de surtidor común.

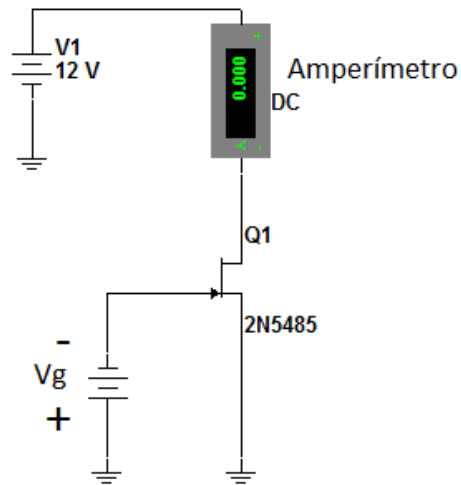
Materiales:

- 1 resistencia de $4.7k\Omega$
- 4 resistencias de $2.2k\Omega$
- 3 resistencias de $2k\Omega$
- 1 resistencia de $47k\Omega$
- 1 resistencia de $220k\Omega$
- 1 resistencias de $6.2k\Omega$
- 1 transistor 2N3906

Medición de I_{DSS} :



Medición de V_p :

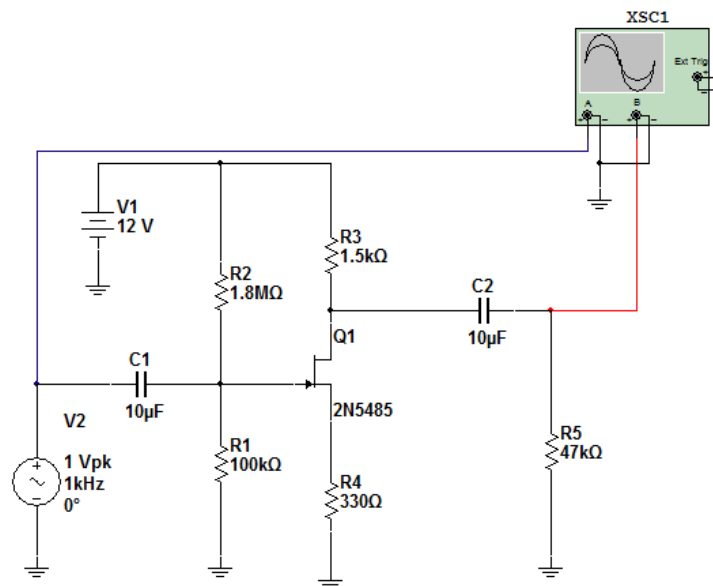


Variar V_g hasta que:

$$I_D = \frac{I_{DSS}}{20}$$

Tomar este valor de V_g como V_p .

Amplificador JFET en configuración de surtidor común:



Montar el circuito propuesto y medir el punto Q; es decir el V_{DSQ} y la I_{DQ} . Medir la señal de salida y entrada y calcular la ganancia en voltaje.